

The following diagram shows the SPLC780D1 character patterns:

Correspondence between Character Codes and Character Patterns.

		Higher 4-bit (D4 to D7) of Character Code (Hexadecimal)																
		0	1	2	3	4	5	6	7	8	9	A	B	C	D	E	F	
Lower 4-bit (D0 to D3) of Character Code (Hexadecimal)	0	CG RAM (1)																
	1	CG RAM (2)																
	2	CG RAM (3)																
	3	CG RAM (4)																
	4	CG RAM (5)																
	5	CG RAM (6)																
	6	CG RAM (7)																
	7	CG RAM (8)																
	8	CG RAM (1)																
	9	CG RAM (2)																
	A	CG RAM (3)																
	B	CG RAM (4)																
	C	CG RAM (5)																
	D	CG RAM (6)																
	E	CG RAM (7)																
	F	CG RAM (8)																

10. CHARACTER GENERATOR ROM

10.1. SPLC780D1 – 001A

Upper 4 bit Lower 4 bit	LLLL	LLLH	LLHL	LLHH	LHLL	LHLH	LHHL	LHHH	HLLL	HLLH	HLHL	HLHH	HHLL	HHLH	HHHL	HHHH
LLLL				0	1	2	3	4	5	6	7	8	9	A	B	C
LLLH			!	0	1	2	3	4	5	6	7	8	9	A	B	C
LLHL			"	2	3	4	5	6	7	8	9	A	B	C	D	E
LLHH			#	3	4	5	6	7	8	9	A	B	C	D	E	F
LHLL			\$	4	5	6	7	8	9	A	B	C	D	E	F	G
LHLH			%	5	6	7	8	9	A	B	C	D	E	F	G	H
LHHL			&	6	7	8	9	A	B	C	D	E	F	G	H	I
LHHH			'	7	8	9	A	B	C	D	E	F	G	H	I	J
HLLL			(8	9	A	B	C	D	E	F	G	H	I	J	K
HLLH)	9	A	B	C	D	E	F	G	H	I	J	K	L
HLHL			*	A	B	C	D	E	F	G	H	I	J	K	L	M
HLHH			+	B	C	D	E	F	G	H	I	J	K	L	M	N
HHLL			,	C	D	E	F	G	H	I	J	K	L	M	N	O
HHLH			-	D	E	F	G	H	I	J	K	L	M	N	O	P
HHHL			.	E	F	G	H	I	J	K	L	M	N	O	P	Q
HHHH			/	F	G	H	I	J	K	L	M	N	O	P	Q	R

10.2. SPLC780D1 – 002A

Upper 4 bit Lower 4 bit	LLLL	LLLH	LLHL	LLHH	LHLL	LHLH	LHHL	LHHH	HLLL	HLLH	HLHL	HLHH	HHLL	HHLH	HHHL	HHHH
LLLL				0	1	2	3	4	5	6	7	8	9	A	B	C
LLLH			D	E	F	G	H	I	J	K	L	M	N	O	P	Q
LLHL			R	S	T	U	V	W	X	Y	Z	[\]	^	_
LLHH			`	a	b	c	d	e	f	g	h	i	j	k	l	m
LHLL			n	o	p	q	r	s	t	u	v	w	x	y	z	{
LHLH				~	¡	¢	£	¥	¦	§	¨	©	ª	«	¬	®
LHHL			¯	°	±	²	³	´	µ	¶	·	¸	¹	º	»	¼
LHHH			½	¾	¿	À	Á	Â	Ã	Ä	Å	Æ	Ç	È	É	Ê
HLLL			Ë	Ì	Í	Î	Ï	Ð	Ñ	Ò	Ó	Ô	Õ	Ö	×	Ø
HLLH			Ù	Ú	Û	Ü	Ý	Þ	ß	à	á	â	ã	ä	å	æ
HLHL			ç	è	é	ê	ë	ì	í	î	ï	ð	ñ	ò	ó	ô
HLHH			õ	ö	÷	ø	ù	ú	û	ü	ý	þ	ß	à	á	â
HHLL			ã	ä	å	æ	ç	è	é	ê	ë	ì	í	î	ï	ð
HHLH			ñ	ò	ó	ô	õ	ö	÷	ø	ù	ú	û	ü	ý	þ
HHHL			ß	à	á	â	ã	ä	å	æ	ç	è	é	ê	ë	ì
HHHH			í	î	ï	ð	ñ	ò	ó	ô	õ	ö	÷	ø	ù	ú

10.3. SPLC780D1 – 003A

Upper 4 bit Lower 4 bit	LLLL	LLLH	LLHL	LLHH	LHLL	LHLH	LHHL	LHHH	HLLL	HLLH	HLHL	HLHH	HHLL	HHLH	HHHL	HHHH
	LLLL	士	目	目	目	目	目	目	目	目	目	目	目	目	目	目
LLLH	目	目	目	目	目	目	目	目	目	目	目	目	目	目	目	目
LLHL	目	目	目	目	目	目	目	目	目	目	目	目	目	目	目	目
LLHH	目	目	目	目	目	目	目	目	目	目	目	目	目	目	目	目
LHLL	目	目	目	目	目	目	目	目	目	目	目	目	目	目	目	目
LHLH	目	目	目	目	目	目	目	目	目	目	目	目	目	目	目	目
LHHL	目	目	目	目	目	目	目	目	目	目	目	目	目	目	目	目
LHHH	目	目	目	目	目	目	目	目	目	目	目	目	目	目	目	目
HLLL	目	目	目	目	目	目	目	目	目	目	目	目	目	目	目	目
HLLH	目	目	目	目	目	目	目	目	目	目	目	目	目	目	目	目
HLHL	目	目	目	目	目	目	目	目	目	目	目	目	目	目	目	目
HLHH	目	目	目	目	目	目	目	目	目	目	目	目	目	目	目	目
HHLL	目	目	目	目	目	目	目	目	目	目	目	目	目	目	目	目
HHLH	目	目	目	目	目	目	目	目	目	目	目	目	目	目	目	目
HHHL	目	目	目	目	目	目	目	目	目	目	目	目	目	目	目	目
HHHH	目	目	目	目	目	目	目	目	目	目	目	目	目	目	目	目

10.4. SPLC780D1 – 008A

Upper 4 bit Lower 4 bit	LLLL	LLLH	LLHL	LLHH	LALL	LALH	LHLH	LHHH	HLLL	HLLH	HLHL	HLHH	HLLL	HHLH	HHHL	HHHH
LLLL																
LLLH																
LLHL																
LLHH																
LHLL																
LHLH																
LHHL																
LHHH																
HLLL																
HLLH																
HLHL																
HLHH																
HLLL																
HHLH																
HHHL																
HHHH																

10.5. SPLC780D1 – 011A

Upper 4 bit Lower 4 bit	LLLL	LLLH	LLHL	LLHH	LHLL	LHLH	LHHL	LHHH	HLLL	HLLH	HLHL	HLHH	HHLL	HHLH	HHHL	HHHH
LLLL																
LLLH																
LLHL																
LLHH																
LHLL																
LHLH																
LHHL																
LHHH																
HLLL																
HLLH																
HLHL																
HLHH																
HHLL																
HHLH																
HHHL																
HHHH																

10.6. SPLC780D1 – 012A

Upper 4 bit Lower 4 bit	Lower 4 bit															
	LLLL	LLLH	LLHL	LLHH	LHLL	LHLH	LHHL	LHHH	HLLL	HLLH	HLHL	HLHH	HHLL	HHLH	HHHL	HHHH
LLLL				0	1	2	3	4				7	8	9	A	
LLLH			!	1	A	Q	a	4				I	±	∞	∞	∞
LLHL			"	2	B	R	b	r				¢	∞	∞	∞	∞
LLHH			#	3	C	S	c	s				£	∞	∞	∞	∞
LHLL			\$	4	D	T	d	t				¥	∞	∞	∞	∞
LHLH			%	5	E	U	e	u				¥	∞	∞	∞	∞
LHHL			&	6	F	V	f	v				¥	∞	∞	∞	∞
LHHH			'	7	G	W	g	w				¥	∞	∞	∞	∞
HLLL			(8	H	X	h	x				¥	∞	∞	∞	∞
HLLH)	9	I	Y	i	y				¥	∞	∞	∞	∞
HLHL			*	:	J	Z	j	z				¥	∞	∞	∞	∞
HLHH			+	;	K	k	∞					¥	∞	∞	∞	∞
HHLL			,	<	L	∞	∞					¥	∞	∞	∞	∞
HHLH			=	∞	M	m	∞					¥	∞	∞	∞	∞
HHHL			.	>	N	n	∞					¥	∞	∞	∞	∞
HHHH			/	?	O	∞	∞					¥	∞	∞	∞	∞

10.7. SPLC780D1 – 013A

Upper 4 bit Lower 4 bit	LLLL	LLLH	LLHL	LLHH	LHLL	LHLH	LHHL	LHHH	HLLL	HLLH	HLHL	HLHH	HHLL	HHLH	HHHL	HHHH
LLLL				0	1	2	3	4			8	9	A	B	C	D
LLLH			!	1	A	Q	a	4			U	0	7	4	8	9
LLHL			"	2	B	R	b	r			a	W	Y	X	P	B
LLHH			#	3	C	S	c	s			T	9	7	E	3	8
LHLL			\$	4	D	T	d	t			0	9	1	1	1	0
LHLH			%	5	E	U	e	u			1	Y	6	1	8	0
LHHL			&	6	F	V	f	v			2	X	2	0	P	2
LHHH			'	7	G	W	g	w			0	0	2	7	9	1
HLLL			(8	H	X	h	x			4	7	2	1	1	2
HLLH)	9	I	Y	i	y			'	W	1	1	1	1
HLHL			*	:	J	Z	j	z			7	0	1	1	1	1
HLHH			+	:	K	0	k	0			3	2	0	0	0	1
HHLL			,	<	L	1	l	1			5	5	0	0	0	1
HHLH			-	=	M	1	m	1			0	2	0	1	1	1
HHHL			.	>	N	^	n	*			0	0	0	0	1	1
HHHH			/	?	0	_	o	*			1	Y	2	0	0	0

10.8. SPLC780D1 – 014A

Upper 4 bit Lower 4 bit	LLLL	LLLH	LLHL	LLHH	LHLL	LHLH	LHHL	LHHH	HLLL	HLLH	HLHL	HLHH	HHLL	HHLH	HHHL	HHHH
LLLL				0	1	2	3	4			8	9	A	B	C	D
LLLH			!	1	A	Q	a	9			0	0	△	∇	∨	△
LLHL			"	2	B	R	b	r			1	V	U	Σ	∩	9
LLHH			#	3	O	S	s	e			7	9	u	Σ	∩	9
LHLL			4	4	O	T	t				7	9	Σ	∩	∩	9
LHLH			%	5	E	U	u				7	Y	Σ	∩	∩	9
LHHL			&	6	F	V	v				7	Σ	∩	∩	∩	9
LHHH			'	7	G	W	w				7	P	Σ	∩	∩	9
HLLL			(8	H	X	x				7	7	Σ	∩	∩	9
HLLH)	9	I	Y	y				7	W	Σ	∩	∩	9
HLHL			*	*	J	Z	j	z			7	7	Σ	∩	∩	9
HLHH			+	+	K	W	k	W			7	Σ	∩	∩	∩	9
HHLL			,	<	L	l	z				7	Σ	∩	∩	∩	9
HHLH			-	=	M	m	n	w			7	Σ	∩	∩	∩	9
HHHL			.	>	N	n	n	*			7	Σ	∩	∩	∩	9
HHHH			/	0	0	4	0	*			7	Σ	∩	∩	∩	9

10.9. SPLC780D1 – 015A

Upper 4 bit Lower 4 bit	LLLL	LLLH	LLHL	LLHH	LHLL	LHLH	LHHL	LHHH	HLLL	HLLH	HLHL	HLHH	HHLL	HHLH	HHHL	HHHH
LLLL				0	1	2	3	4	5	6	7	8	9	A	B	C
LLLH			!	1	A	a	4	2		U	o	o	o	o	o	o
LLHL			"	2	B	b	7	8		A	V	U	X	F	B	
LLHH			#	3	C	c	E	3		T	9	T	E	E	X	
LHLL			\$	4	D	d	T	H		8	n	9	1	1	1	1
LHLH			%	5	E	e	U	U		U	U	U	U	U	U	U
LHHL			&	6	F	f	V	V		V	V	V	V	V	V	V
LHHH			'	7	G	g	W	W		W	W	W	W	W	W	W
HLLL			(8	H	h	X	X		X	X	X	X	X	X	X
HLLH)	9	I	i	Y	Y		Y	Y	Y	Y	Y	Y	Y
HLHL			*	:	J	j	Z	Z		Z	Z	Z	Z	Z	Z	Z
HLHH			+	;	K	k	[[[[[[[[[
HHLL			,	<	L	l]]]]]]]]]
HHLH			=	=	M	m	^	^		^	^	^	^	^	^	^
HHHL			.	>	N	n	_	_		_	_	_	_	_	_	_
HHHH			/	?	O	o	@	@		@	@	@	@	@	@	■

10.10.SPLC780D1 – 017A

Upper 4 bit Lower 4 bit	LLLL	LLLH	LLHL	LLHH	LHLL	LHLH	LHHL	LHHH	HLLL	HLLH	HLHL	HLHH	HHLL	HHLH	HHHL	HHHH
LLLL																
LLLH																
LLHL																
LLHH																
LHLL																
LHLH																
LHHL																
LHHH																
HLLL																
HLLH																
HLHL																
HLHH																
HHLL																
HHLH																
HHHL																
HHHH																

10.11.SPLC780D1 – 018A

Upper 4 bit Lower 4 bit	LLLL	LLLH	LLHL	LLHH	LHLL	LHLH	LHHL	LHHH	HLLL	HL LH	HLHL	HLHH	HHLL	HHLH	HHHL	HHHH
LLLL				0	1	2	3	4			8	9	A	B	C	D
LLLH			!	1	A	Q	a	9			U	W	I	3	0	1
LLHL			"	2	R	r					E	U	O	X	9	1
LLHH			#	3	S	s					G	O	U	X	9	1
LHLL			\$	4	T	t					G	O	U	X	9	1
LHLH			%	5	U	u					G	O	U	X	9	1
LHHL			&	6	V	v					G	O	U	X	9	1
LHHH			'	7	W	w					G	O	U	X	9	1
HLLL			(8	X	x					G	O	U	X	9	1
HLLH)	9	Y	y					G	O	U	X	9	1
HLHL			*	:	J	j					G	O	U	X	9	1
HLHH			+	;	K	k					G	O	U	X	9	1
HHLL			,	<	L	l					G	O	U	X	9	1
HHLH			-	=	M	m					G	O	U	X	9	1
HHHL			.	>	N	n					G	O	U	X	9	1
HHHH			/	?	O	o					G	O	U	X	9	1

10.12.SPLC780D1 – 019A

Upper 4 bit Lower 4 bit	LLLL	LLLH	LLHL	LLHH	LHLL	LHLH	LHHL	LHHH	HLLL	HLLH	HLHL	HLHH	HHLL	HHLH	HHHL	HHHH
LLLL																
LLLH																
LLHL																
LLHH																
LHLL																
LHLH																
LHHL																
LHHH																
HLLL																
HLLH																
HLHL																
HLHH																
HHLL																
HHLH																
HHHL																
HHHH																

10.13. SPLC780D1 – 021A

Upper 4 bit Lower 4 bit	LLLL	LLLH	LLHL	LLHH	LHLL	LHLH	LHHL	LHHH	HLLL	HLLH	HLHL	HLHH	HHLL	HHLH	HHHL	HHHH
LLLL	0	1	2	3	4	5	6	7	8	9	A	B	C	D	E	F
LLLH	G	H	I	J	K	L	M	N	O	P	Q	R	S	T	U	V
LLHL	W	X	Y	Z	a	b	c	d	e	f	g	h	i	j	k	l
LLHH	m	n	o	p	q	r	s	t	u	v	w	x	y	z	[]
LHLL	^	_	`	a	b	c	d	e	f	g	h	i	j	k	l	m
LHLH	n	o	p	q	r	s	t	u	v	w	x	y	z	{	}	~
LHHL																
LHHH													¡	¢	£	¤
HLLL	¥	¦	§	¨	©											
HLLH							¡	¢	£	¤	¥	¦	§	¨	©	
HLHL																
HLHH	¡	¢	£	¤	¥	¦	§	¨	©							
HHLL											¡	¢	£	¤	¥	¦
HHLH	§	¨	©													
HHHL					¡	¢	£	¤	¥	¦	§	¨	©			
HHHH															¡	¢

10.14.SPLC780D1 – 054A

Upper 4 bit Lower 4 bit	LLLL	LLLH	LLHL	LLHH	LHLL	LHLH	LHHL	LHHH	HLLL	HLLH	HLHL	HLHH	HHLL	HHLH	HHHL	HHHH
LLLL				0	1	2	3	4				7	8	9	A	B
LLLH			!	1	A	Q	a	4			i	士	A	N	a	N
LLHL			"	2	B	R	b	r			4	2	9	0	8	6
LLHH			#	3	C	S	c	s			5	3	9	0	8	6
LHLL			*	4	D	T	d	t			0	7	A	B	8	6
LHLH			%	5	E	U	e	u			7	U	A	B	8	6
LHHL			&	6	F	V	f	v			!	U	A	B	8	6
LHHH			'	7	G	W	g	w			8	=	0	8	6	7
HLLL			(8	H	X	h	x			"	.	E	B	8	6
HLLH)	9	I	Y	i	y			0	1	E	B	8	6
HLHL			*	!	J	Z	j	z			0	0	E	B	8	6
HLHH			+	;	K	0	k	0			0	0	E	B	8	6
HHLL			,	<	L	\	l	\			0	W	I	U	Y	U
HHLH			-	=	M	I	m	i			0	W	I	Y	Y	U
HHHL			.	>	N	^	n	^			0	W	I	E	T	E
HHHH			/	?	O	_	o	_			0	2	I	E	T	U

With collaboration of <https://www.displayfuture.com>